

## ИЗМЕНЕНИЕ МОРФОЛОГИИ ПЛАТИНОВОГО ЭЛЕКТРОДА НА КРЕМНИИ ПОД ВОЗДЕЙСТВИЕМ ВЫСОКИХ ТЕМПЕРАТУР

Д. А. Голосов<sup>1</sup>, Д. Э. Окоджи<sup>1</sup>, А. С. Руденков<sup>2</sup>, С. М. Завадский<sup>1</sup>,  
С. Н. Мельников<sup>1</sup>, В. В. Колос<sup>3</sup>

---

<sup>1</sup>Белорусский государственный университет информатики и радиоэлектроники,  
*dmgolosov@gmail.com*

<sup>2</sup>Гомельский государственный университет имени Франциска Скорины  
<sup>3</sup>ОАО «Интеграл»

В последние годы наметился резкий рост исследований, направленных на разработку сегнетоэлектрической энергонезависимой памяти с произвольным доступом (*Ferroelectric Random Access non-volatile Memory* или *FeRAM*) [1]. В качестве наиболее вероятных сегнетоэлектрических материалов FeRAM в настоящее время рассматриваются соединения на основе цирконата-титаната свинца (PZT) с общей формулой  $Pb(Zr_xTi_{1-x})O_3$  и танталата стронция-висмута (SBT) с формулой  $SrBi_2Ta_2O_9$ . В процессе производства FeRAM для формирования сегнетоэлектрической фазы пленку сегнетоэлектрика со структурой нижнего электрода необходимо отжигать в кислородсодержащей среде при высокой температуре. Температура формирования сегнетоэлектрической фазы для PZT составляет 550–650 °C [2] и 720–780 °C для SBT [3]. При этом материалы нижнего электрода должны выдерживать, по крайней мере, однократный высокотемпературный отжиг без изменения свойств. Это существенно ограничивает число материалов, обеспечивающих технологическую и физико-химическую совместимость. В качестве материала электродов сегнетоэлектрической ячейки памяти на данный момент рассматривается платина. При отжиге в кислородсодержащей среде платина показывает высокую термическую и химическую стабильность, на поверхности платины не возникает каких-либо переходных слоев, что обеспечивает хороший электрический контакт с другими материалами. Одним из главных недостатков применения платины является проблема, связанная с морфологией поверхности. При высокотемпературной обработке пленок платины происходит их рекристаллизация, которая проявляется в виде увеличения шероховатости поверхности пленки и роста локальных образований в виде холмиков [4]. Таким образом, целью работы была исследование возможности использования структур Pt/Ti/Si для формирования нижнего электрода ячеек памяти FeRAM.

Для формирования структур Pt электрода использовались пластины монокристаллического кремния Si (100) *p*-типа проводимости Ø 150 мм. Адгезионный слой Ti толщиной 100 нм наносился методом DC магнетронного распыления при следующих режимах: мощность разряда 1.0 кВт, напряжение разряда 470 В, ток разряда 2,6 А. Пленки Pt толщиной 150 нм наносились методом DC магнетронного распыления при следующих режимах: напряжение разряда 450 В, ток разряда 1.0 А. Для ана-

лиза процессов деградации платинового электрода при повышенных температурах, структуры Pt электрода были подвергнуты термообработке в установке ИК нагрева «Изоприн» в атмосфере  $O_2$ . Температура и время отжига изменялись в диапазоне 300–600 °C и 5–120 мин соответственно. Толщина нанесенных слоев определялась с помощью оптического интерферометрического профилометра ПОИ-08. Морфология поверхности пленок исследовалась методом атомной силовой микроскопии (ACM) с использованием атомного силового микроскопа Solver-P47 PRO NT MDT. На полученных изображениях поверхности с помощью специального программного обеспечения анализировались плотность, размер и высота формирующихся неровностей (шипов).

На рис. 1 представлены ACM изображения поверхности структур Pt/Ti/Si, подвергнутых термообработке в атмосфере  $O_2$  (время отжига 20 мин). Непосредственно после нанесения высота неровностей на поверхности Pt не превышала 10 нм (рис. 1 *а*). Процессы кристаллизации Pt пленок и формирование на поверхности шипов отмечены при температуре отжига более 300 °C (рис. 1 *б*).

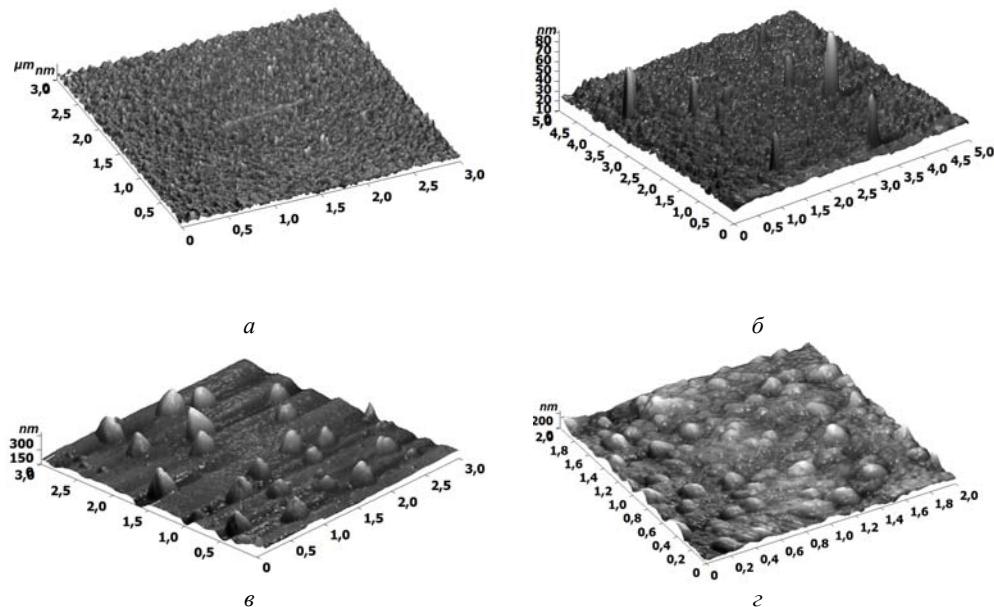


Рисунок 1. – ACM изображение поверхности структуры Pt/Ti/Si до отжига (*а*) и после отжига в атмосфере  $O_2$  при различной температуре: *б* – 400 °C, *в* – 460 °C, *г* – 600 °C (время отжига 20 мин)

При температуре 400 °C высота шипов достигала 70 нм. Дальнейшее увеличение температуры приводило к росту высоты шипов и увеличению их плотности (рис. 1 *в*, *г*). Также отмечался рост размера кристаллитов. При температуре отжига 460 °C высота шипов достигала 280 нм. Увеличение температуры отжига до 600 °C вело к дальнейшему росту кристаллитов и формированию сплошной шероховатой поверхности с высотой неровностей порядка 200 нм (рис. 1 *д*). При температурах более 600 °C платина и адгезионный слой титана начинали активно взаимодействовать с кремнием с образованием силицидов кремния. Это приводило к резкому снижению элек-

трической проводимости и разрушению платинового электрода. Увеличение высоты и плотности шипов также наблюдалось при увеличении времени отжига. На рис. 2, 3 представлены зависимости высоты и плотности шипов от времени и температуры отжига для структуры Pt/Ti/Si. Как видно, основными факторами, которые влияли на высоту и плотность шипов являлись время и температура отжига. Высота и плотность шипов увеличивалась практически пропорционально росту температуры и времени отжига. При высоких температурах и длительном отжиге высота шипов могла практически в два раза превышать толщину исходной платиновой пленки.

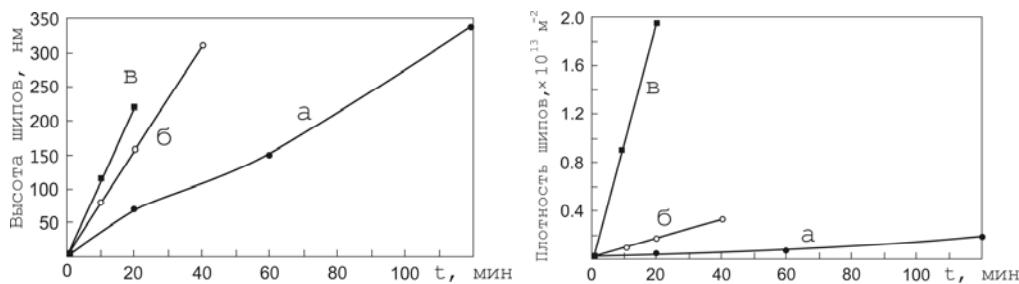


Рисунок 2. – Зависимость высоты и плотности шипов на поверхности структуры Pt/Ti/Si от времени отжига при различной температуре отжига: а – 400 °С, б – 460 °С, в – 600 °С

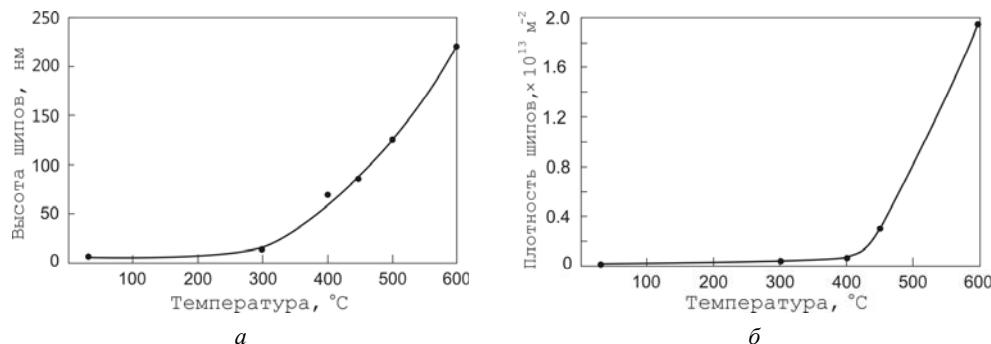


Рисунок 3. – Зависимость высоты (а) и плотности (б) шипов на поверхности структуры Pt/Ti/Si от температуры отжига. Время отжига 20 мин

Таким образом, максимальная температура отжига структур Pt/Ti/Si в атмосфере кислорода не превышает 600 °С. Сильный рост шипов и разрушение пленки при температурах более 600 °С не позволяет использовать данную структуру даже для нанесения PZT пленок, типичная температура отжига которых составляет 550–650 °С.

#### ЛИТЕРАТУРА

1. Takashi, Eshita, Wensheng Wang, Kou Nakamura, Souichirou Ozawa, Youichi Okita, Satoru Mihara, Yukinobu Hikosaka, Hitoshi Saito, Junichi Watanabe, Ken'ichi Inoue, Hideshi Yamaguchi, Kenji Nomura / Development of ferroelectric RAM (FRAM) for mass production // Journal of Physical Science and Application. – 2015. – Vol. 5. – p. 29–32.

2. In-Ho Im, Kwang-Hyun Chung, Duk-Hyun Kim / Dependence of annealing temperature on properties of PZT thin film deposited onto SGGG substrate // Transactions On Electrical And Electronic Materials. – 2014. – Vol. 15, № 5. – p. 253–256.
  3. Golosov D.A., Zavadski S.M., Kolos V.V., Turtsevich A.S. Ferroelectric properties of niobium-doped strontium bismuth tantalate films // Physics of the Solid State. – 2016. – Vol. 58, № 1. – p. 50–54.
  4. Mardare C.C., Joanni E., Mardare A.I., Fernandes J.R.A., De Sá C.P.M., Tavares P.B. Effects of adhesion layer (Ti or Zr) and Pt deposition temperature on the properties of PZT thin films deposited by RF magnetron sputtering // Appl. Surf. Sci. – 2005. – Vol. 243. – p. 113124.
-